



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA EN COMPUTACION				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	9
1123041	CIRCUITOS ELECTRONICOS II		TIPO	OPT.
H. TEOR.	4.5	SERIACION		
H. PRAC.	0.0	1123040 Y 1123045		

OBJETIVO(S) :

Generales:

Al final de la UEA el alumno será capaz de:

- Analizar circuitos con acoplamiento directo.
- Analizar circuitos con retroalimentación.
- Analizar circuitos de amplificadores de potencia.

CONTENIDO SINTETICO:

1. Acoplamiento directo.
2. Retroalimentación.
3. Amplificación de potencia.

MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

Las clases teóricas se conducirán de manera expositiva y demostrativa a través de ejercicios y ejemplos con apoyo de medios audiovisuales. Alternativamente, modalidad SAI.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

NOMBRE DEL PLAN	LICENCIATURA EN INGENIERIA EN COMPUTACION	2/ 2
CLAVE	1123041	CIRCUITOS ELECTRONICOS II

trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

MODALIDADES DE EVALUACION:

Evaluación Global:

Al menos dos evaluaciones periódicas, consistentes en preguntas conceptuales, resolución escrita de problemas y tareas extra-clase (80%).
Una evaluación terminal, consistente en preguntas conceptuales y problemas escritos (20%).

Evaluación de Recuperación:

Admite evaluación de recuperación y consiste en un examen de preguntas conceptuales y problemas escritos (100%).
No requiere inscripción previa.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. Sedra A.S., Kenneth C. S, "Circuitos Microelectrónicos", Mc Graw-Hill Interamericana, 2da ed. en español, México, 2006.
2. Jaeger R. C., Blalock T. N., "Diseño de Circuitos Microelectrónicos", Mc Graw-Hill, 2da ed., México, 2005.
3. Boylestad R. L., Nashelsky L., "Electrónica: Teoría de Circuitos y Dispositivos Electrónicos", Pearson Educación de México, 10ma ed., México, 2010.
4. Neamen D., "Dispositivos y Circuitos Electrónicos", Mc Graw Hill, 4ta. Ed., 2012.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO